

16.11.2004

日本国特許庁  
JAPAN PATENT OFFICE

REC'D 13 JAN 2005

WIPO

PCT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日  
Date of Application: 2003年12月 5日

出願番号  
Application Number: 特願2003-407399  
[ST. 10/C]: [JP 2003-407399]

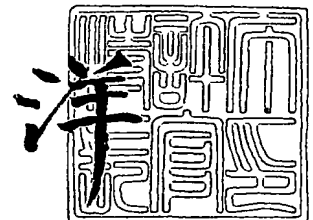
出願人  
Applicant(s): 株式会社村田製作所

PRIORITY DOCUMENT  
SUBMITTED OR TRANSMITTED IN  
COMPLIANCE WITH  
RULE 17.1(a) OR (b)

2004年12月24日

特許庁長官  
Commissioner,  
Japan Patent Office

小川



BEST AVAILABLE COPY

出証番号 出証特2004-3117569

【書類名】 特許願  
【整理番号】 33-0612  
【あて先】 特許庁長官殿  
【国際特許分類】 H03F 03/60  
【発明者】  
    【住所又は居所】 京都府長岡京市天神二丁目26番10号 株式会社村田製作所内  
    【氏名】 松崎 宏泰  
【発明者】  
    【住所又は居所】 京都府長岡京市天神二丁目26番10号 株式会社村田製作所内  
    【氏名】 向山 和孝  
【発明者】  
    【住所又は居所】 京都府長岡京市天神二丁目26番10号 株式会社村田製作所内  
    【氏名】 坂本 孝一  
【特許出願人】  
    【識別番号】 000006231  
    【氏名又は名称】 株式会社村田製作所  
    【代表者】 村田 泰隆  
【代理人】  
    【識別番号】 100101926  
    【弁理士】  
    【氏名又は名称】 塚原 孝和  
【手数料の表示】  
    【予納台帳番号】 057440  
    【納付金額】 21,000円  
【提出物件の目録】  
    【物件名】 特許請求の範囲 1  
    【物件名】 明細書 1  
    【物件名】 図面 1  
    【物件名】 要約書 1  
    【包括委任状番号】 0311662

**【書類名】 特許請求の範囲****【請求項 1】**

基板に形成され、その先端がショートした入力用スロットラインを有し、磁界が入力用スロットラインの方向と平行な電磁界モードの信号をこの入力用スロットラインに入力するための入力側ライン部と、

上記入力用スロットラインと略平行に形成され且つその先端がショートの出力用スロットラインを有する出力側ライン部と、

直状に並設されたゲート電極及びドレイン電極の両側にソース電極が配設されてなるコプレーナ形状の接続部を有し、上記ゲート電極が入力用スロットライン側に位置すると共に上記ドレイン電極が上記出力用スロットライン側に位置した状態で、上記ゲート電極及びドレイン電極の並び方向が上記入力用スロットライン及び出力用スロットラインに対して直角になるように上記基板に実装されたトランジスタと

を具備することを特徴とする高周波増幅器。

**【請求項 2】**

上記入力側ライン部は、上記入力用スロットライン、この入力用スロットラインから略垂直に分岐して上記基板の端に至り且つ途中に所定長さのショートスタブを有した第 1 の DC カットライン、及びこの第 1 の DC カットラインよりも入力用スロットラインの先端から離れた位置で分岐して上記基板の端に至り且つ途中に所定長さのショートスタブを有した第 2 の DC カットラインを備え、

上記出力側ライン部は、上記出力用スロットライン、この出力用スロットラインから上記第 1 の DC カットラインとは逆方向に分岐して上記基板の端に至り且つ途中に所定長さのショートスタブを有した第 3 の DC カットライン、及びこの第 3 の DC カットラインよりも出力用スロットラインの先端から離れた位置で上記第 2 の DC カットラインと逆方向に分岐して上記基板の端に至り且つ途中に所定長さのショートスタブを有した第 4 の DC カットラインを備え、

上記トランジスタは、上記接続部のゲート電極を上記入力側ライン部の第 1 の DC カットラインと第 2 の DC カットラインで分離された第 1 の DC 電極に接続すると共に、上記ドレイン電極を上記出力側ライン部の第 3 の DC カットラインと第 4 の DC カットラインで分離された第 2 の DC 電極に接続することで、これらゲート電極及びドレイン電極の並び方向を上記入力用スロットライン及び出力用スロットラインに対して直角に設定し、且つ上記両ソース電極を上記入力用スロットライン及び第 1 の DC カットラインと出力用スロットライン及び第 3 の DC カットラインとで分離されたグランド電極に接続することで、上記基板に実装されている、

ことを特徴とする請求項 1 に記載の高周波増幅器。

**【請求項 3】**

上記トランジスタのゲート電極とドレイン電極を、上記入力用スロットライン及び出力用スロットラインの先端から  $1/4$  波長の距離だけ手前に配した、

ことを特徴とする請求項 1 または請求項 2 に記載の高周波増幅器。

**【請求項 4】**

上記第 1 及び第 2 の DC カットラインのショートスタブの形成位置を、上記入力用スロットラインの分岐点から  $1/4$  波長の位置に設定し、

上記第 3 及び第 4 の DC カットラインのショートスタブの形成位置を、上記出力スロットラインの分岐点から  $1/4$  波長の位置に設定した、

ことを特徴とする請求項 2 または請求項 3 に記載の高周波増幅器。

**【請求項 5】**

上記トランジスタの接続部に、上記両ソース電極間を電氣的に接続するエアブリッジを設けた、

ことを特徴とする請求項 1 ないし請求項 4 のいずれかに記載の高周波増幅器。

**【請求項 6】**

上記入力用スロットラインの部分であって、上記第 1 の DC カットラインと第 2 の DC カ

ットラインとの間の部分を上記出力用スロットライン側に湾曲させると共に、上記出力用スロットラインの部分であって、上記第3のDCカットラインと第4のDCカットラインとの間の部分を上記入力用スロットライン側に湾曲させることで、上記第1及び第2のDC電極にパッド部をそれぞれ突設し、上記ゲート電極、ドレイン電極をこれら第1、第2のDC電極のパッド部に接続した、

ことを特徴とする請求項2ないし請求項5のいずれかに記載の高周波増幅器。

【請求項7】

上記トランジスタの接続部を上記基板側に向け、上記ゲート電極、ドレイン電極、及び両ソース電極を、バンプによって上記第1、第2のDC電極、及びグランド電極にフリップチップ接続した、

ことを特徴とする請求項2ないし請求項6のいずれかに記載の高周波増幅器。

【請求項8】

上記トランジスタの接続部を上記基板と逆側に向け、上記ゲート電極、ドレイン電極をワイヤによって第1、第2のDC電極に接続すると共に、両ソース電極を、トランジスタに穿設したスルーホールを通じてグランド電極に接続した、

ことを特徴とする請求項2ないし請求項6のいずれかに記載の高周波増幅器高周波増幅器。

【請求項9】

上記トランジスタの接続部を上記基板と逆側に向け、上記ゲート電極、ドレイン電極、及び両ソース電極を、トランジスタに穿設したスルーホールを通じて上記第1、第2のDC電極のパッド部、及びグランド電極に接続した、

ことを特徴とする請求項6に記載の高周波増幅器。

【請求項10】

上記基板の部位であって、トランジスタの接続部位に、一以上の放熱用スルーホールを設けた、

ことを特徴とする請求項1ないし請求項9のいずれかに記載の高周波増幅器。

【請求項11】

中間周波数の信号と局部発振器からの局部発振信号とをスロットラインを介して入力し、上記中間周波数の信号を高周波の信号に変換してスロットラインから出力するミキサと、

このミキサからの高周波信号を入力側ライン部の入力用スロットラインから入力して増幅する請求項1ないし請求項10のいずれかに記載の高周波増幅器と、

この高周波増幅器の出力側ライン部の出力用スロットラインから出力された高周波信号を送信するスロットアンテナと

を具備することを特徴とする高周波無線通信装置。

【請求項12】

上記スロットアンテナで受信した高周波信号を入力側ライン部の入力用スロットラインから入力して増幅する請求項1ないし請求項10のいずれかに記載の高周波増幅器と、

この高周波増幅器の出力側ライン部の出力用スロットラインから出力された高周波信号と局部発振器からの局部発振信号とをスロットラインを介して入力し、この高周波信号を中間周波数の信号に変換してスロットラインから出力するミキサと

を設けたことを特徴とする請求項11に記載の高周波無線通信装置。

【書類名】明細書

【発明の名称】高周波増幅器及び高周波無線通信装置

【技術分野】

【0001】

この発明は、ミリ波帯又はマイクロ波帯に用いられる高周波増幅器及び高周波無線通信装置に関するものである。

【背景技術】

【0002】

近年、この種の高周波増幅器において、スロットラインを用いると、半導体素子などとの接続が容易であり且つバランスのとれた高周波信号を伝搬することができることなどから、特許文献1～3に開示されているように、スロットラインを高周波信号の入出力ラインやモジュールの一部に使用するようになってきている（例えば特許文献1～3参照）。

図21は、特許文献1に開示の増幅器を示す概略平面図である。

この増幅器は、基板100上の導体101、102で入力スロット200を画成すると共に、導体103、104で出力スロット201を画成し、略直線状に形成された入、出力スロット200、201の間に導体105を配置している。そして、チップ300内のFET301、302のゲート電極Gを導体101、102に接続すると共にドレイン電極Dを導体103、104に接続し、ソース電極Sを導体105に接続している。すなわち、各FET301（302）のゲート電極Gとドレイン電極Dの並び方向を入、出力スロット200、201と平行に設定して、入力スロット200からのマイクロ波信号をFET301、302で増幅して、出力スロット201に出力する。

【0003】

【特許文献1】特表2001-501418号公報

【特許文献2】特表2000-500310号公報

【特許文献3】特開平01-095602号公報

【発明の開示】

【発明が解決しようとする課題】

【0004】

しかし、上記した増幅器では、各FET301（302）のゲート電極Gとドレイン電極Dの並び方向を入、出力スロット200、201と平行に設定した構成であるので、マイクロ波信号がTEモード等の場合には、入、出力スロット200、201を伝搬するマイクロ波信号の磁界の向きと、各FET301（302）のゲート電極Gとドレイン電極Dに流れる電流による磁界の向きとがほぼ90度異なる。このため、入力スロット200から各FET301（302）のゲート電極G側への磁界の伝搬の際、及びドレイン電極D側から出力スロット201への磁界の伝搬の際にエネルギーの損失が発生し、FET301、302による大きな挿入損失が生じるという問題がある。

また、この増幅器に適用される各FET301（302）では、ゲート電極G、ドレイン電極D及びソース電極Sが散点状に設けられているため、各FET301（302）の単体測定に際して、プローブで各電極を一つずつ測定して特性を評価しなければならない。このため、各FET301（302）を実装した場合の特性と測定特性とが異なってしまうおそれがある。さらに、実装時において入、出力スロット200、201を伝搬するマイクロ波信号の磁界の向きと、各FET301（302）の磁界の向きとが異なることから、各FET301（302）単体での測定時に各FET301（302）に入力される電磁界モードと実装時に各FET301（302）に入力される電磁界モードとが異なり、測定結果に基づいた回路設計が困難である。

かかる問題は、上記特許文献2及び特許文献3の技術においても同様に生じる。

【0005】

この発明は、上述した課題を解決するためになされたもので、トランジスタによる挿入損失の低減化と測定結果に基づいた正確な回路設計が可能な高周波増幅器及び高周波無線通信装置を提供することを目的とする。

## 【課題を解決するための手段】

## 【0006】

上記課題を解決するために、請求項1の発明に係る高周波増幅器は、基板に形成され、その先端がショートした入力用スロットラインを有し、磁界が入力用スロットラインの方向と平行な電磁界モードの信号をこの入力用スロットラインに入力するための入力側ライン部と、入力用スロットラインと略平行に形成され且つその先端がショートの出力用スロットラインを有する出力側ライン部と、形状の接直状に並設されたゲート電極及びドレイン電極の両側にソース電極が配設されてなるコプレーナ統部を有し、ゲート電極が入力用スロットライン側に位置すると共にドレイン電極が出力用スロットライン側に位置した状態で、ゲート電極及びドレイン電極の並び方向が入力用スロットライン及び出力用スロットラインに対して直角になるように基板に実装されたトランジスタとを具備する構成とした。

かかる構成により、入力された信号は、入力用スロットラインを伝搬してトランジスタに入力する。すると、信号が、トランジスタで処理されて出力用スロットラインに至り、出力用スロットラインを伝搬して出力される。かかるトランジスタにおいては、ゲート電極、ドレイン電極及び両にソース電極がコプレーナ形状をなしているので、プローブで全ての電極を一度に測定することができる。そして、実装されたトランジスタにはコプレーナの電磁界モードが誘起されるので、実装後のトランジスタに入力される電磁界モードが、トランジスタを単体で測定したときの電磁界モードと同じとなる。また、入力側ライン部の入力用スロットラインに入力する信号が、磁界が入力用スロットラインの方向と平行な電磁界モードの信号であり、且つトランジスタのゲート電極及びドレイン電極の並び方向が入力用スロットライン及び出力用スロットラインに対して直角に設定されているので、入力用スロットラインとトランジスタと出力用スロットラインとを伝搬するマイクロ波信号の磁界の向きが全て同一方向を向く。

## 【0007】

請求項2の発明は、請求項1に記載の高周波増幅器において、入力側ライン部は、入力用スロットライン、この入力用スロットラインから略垂直に分岐して基板の端に至り且つ途中に所定長さのショートスタブを有した第1のDCカットライン、及びこの第1のDCカットラインよりも入力用スロットラインの先端から離れた位置で分岐して基板の端に至り且つ途中に所定長さのショートスタブを有した第2のDCカットラインを備え、出力側ライン部は、出力用スロットライン、この出力用スロットラインから第1のDCカットラインとは逆方向に分岐して基板の端に至り且つ途中に所定長さのショートスタブを有した第3のDCカットライン、及びこの第3のDCカットラインよりも出力用スロットラインの先端から離れた位置で第2のDCカットラインと逆方向に分岐して基板の端に至り且つ途中に所定長さのショートスタブを有した第4のDCカットラインを備え、トランジスタは、接続部のゲート電極を入力側ライン部の第1のDCカットラインと第2のDCカットラインで分離された第1のDC電極に接続すると共に、ドレイン電極を出力側ライン部の第3のDCカットラインと第4のDCカットラインで分離された第2のDC電極に接続することで、これらゲート電極及びドレイン電極の並び方向を入力用スロットライン及び出力用スロットラインに対して直角に設定し、且つ両ソース電極を入力用スロットライン及び第1のDCカットラインと出力用スロットライン及び第3のDCカットラインとで分離されたグランド電極に接続することで、基板に実装されている構成とした。

かかる構成により、トランジスタのゲート電極を入力側ライン部の第1のDCカットラインと第2のDCカットラインで分離された第1のDC電極に接続すると共に、ドレイン電極を出力側ライン部の第3のDCカットラインと第4のDCカットラインで分離された第2のDC電極に接続するので、コプレーナのホットであるゲート電極及びドレイン電極からバイアス用のDCを直接供給することができる。

## 【0008】

また、請求項3の発明は、請求項1または請求項2に記載の高周波増幅器において、トランジスタのゲート電極とドレイン電極を、入力用スロットライン及び出力用スロットラ

インの先端から  $1/4$  波長の距離だけ手前に配した構成としてある。

かかる構成により、トランジスタのゲート電極とドレイン電極の配設位置に対応した入力用スロットライン及び出力用スロットラインの位置がオープンになる。

【0009】

また、請求項4の発明は、請求項2または請求項3に記載の高周波増幅器において、第1及び第2のDCカットラインのショートスタブの形成位置を、入力用スロットラインの分岐点から  $1/4$  波長の位置に設定し、第3及び第4のDCカットラインのショートスタブの形成位置を、出力スロットラインの分岐点から  $1/4$  波長の位置に設定した構成としてある。

かかる構成により、第1及び第2のDCカットラインと入力用スロットラインの分岐点と、第3及び第4のDCカットラインと出力スロットラインの分岐点とがショートになる。

【0010】

また、請求項5の発明は、請求項1ないし請求項4のいずれかに記載の高周波増幅器において、トランジスタの接続部に、両ソース電極間を電氣的に接続するエアブリッジを設けた構成としてある。

かかる構成により、トランジスタの両ソース電極の電位が同電位となる。

【0011】

また、請求項6の発明は、請求項2ないし請求項5のいずれかに記載の高周波増幅器において、入力用スロットラインの部分であって、第1のDCカットラインと第2のDCカットラインとの間の部分を出力用スロットライン側に湾曲させると共に、出力用スロットラインの部分であって、第3のDCカットラインと第4のDCカットラインとの間の部分を入力用スロットライン側に湾曲させることで、第1及び第2のDC電極にパッド部をそれぞれ突設し、ゲート電極、ドレイン電極をこれら第1、第2のDC電極のパッド部に接続した構成としてある。

かかる構成により、第1及び第2のDC電極の両パッド部が向き合って突出した状態になるので、第1のDC電極のパッド部とゲート電極との接続点をグランド電極とソース電極との接続部に近づけることができると共に、第2のDC電極のパッド部とドレイン電極との接続点をグランド電極とソース電極との接続部に近づけることができる。

【0012】

また、請求項7の発明は、請求項2ないし請求項6のいずれかに記載の高周波増幅器において、トランジスタの接続部を基板側に向け、ゲート電極、ドレイン電極、及び両ソース電極を、バンプによって第1、第2のDC電極、及びグランド電極にフリップチップ接続した構成としてある。

かかる構成により、ソース電極の基板接続点とゲート電極及びドレイン電極の基板接続点との距離を短くすることができる。

【0013】

また、請求項8の発明は、請求項2ないし請求項6のいずれかに記載の高周波増幅器において、トランジスタの接続部を基板と逆側に向け、ゲート電極、ドレイン電極をワイヤによって第1、第2のDC電極に接続すると共に、両ソース電極を、トランジスタに穿設したスルーホールを通じてグランド電極に接続した構成とする。

かかる構成により、一方のソース電極とグランド電極との接続点と他方のソース電極とグランド電極との接続点との距離が短くなり、トランジスタ上の両ソース電極がほぼ同電位になる。

【0014】

また、請求項9の発明は、請求項6に記載の高周波増幅器において、トランジスタの接続部を基板と逆側に向け、ゲート電極、ドレイン電極、及び両ソース電極を、トランジスタに穿設したスルーホールを通じて第1、第2のDC電極のパッド部、及びグランド電極に接続した構成としてある。

かかる構成により、スルーホールを通じた接続構造なので、第1のDC電極のパッド部

とゲート電極との接続点をグラウンド電極とソース電極との接続部に近づけることができると共に、第2のDC電極のパッド部とドレイン電極との接続点をグラウンド電極とソース電極との接続部に近づけることができる。

【0015】

また、請求項10の発明は、請求項1ないし請求項9のいずれかに記載の高周波増幅器において、基板の部位であって、トランジスタの接続部位に、一以上の放熱用スルーホールを設けた構成としてある。

かかる構成により、トランジスタで発生した熱が放熱用スルーホールを通じて放出される。

【0016】

請求項11の発明に係る高周波無線通信装置は、中間周波数の信号と局部発振器からの局部発振信号とをスロットラインを介して入力し、中間周波数の信号を高周波の信号に変換してスロットラインから出力するミキサと、このミキサからの高周波信号を入力側ライン部の入力用スロットラインから入力して増幅する請求項1ないし請求項10のいずれかに記載の高周波増幅器と、この高周波増幅器の出力側ライン部の出力用スロットラインから出力された高周波信号を送信するスロットアンテナとを具備する構成とした。

【0017】

また、請求項12の発明は、請求項11に記載の高周波無線通信装置において、スロットアンテナで受信した高周波信号を入力側ライン部の入力用スロットラインから入力して増幅する請求項1ないし請求項10のいずれかに記載の高周波増幅器と、この高周波増幅器の出力側ライン部の出力用スロットラインから出力された高周波信号と局部発振器からの局部発振信号とをスロットラインを介して入力し、この高周波信号を中間周波数の信号に変換してスロットラインから出力するミキサとを設けた構成としてある。

【発明の効果】

【0018】

以上説明したように、請求項1～請求項10の発明に係る高周波増幅器によれば、プローブで全ての電極を一度に測定することができるので、トランジスタ単体の測定が容易である。そして、実装後のトランジスタに入力される電磁界モードが、トランジスタを単体で測定したときの電磁界モードと同じとなるので、実装されたトランジスタの特性と実装前のトランジスタ単体で測定特性とが一致する。したがって、測定結果に基づいて、高周波増幅器を正確に回路設計することができる。また、入力用スロットラインとトランジスタと出力用スロットラインとを伝搬するマイクロ波信号の磁界の向きが全て同一方向を向くので、信号がトランジスタに入り込む際の損失やトランジスタから出る際の損失、すなわち、トランジスタの挿入損失は極めて少なくなる。

【0019】

また、請求項2の発明によれば、第1及び第2のDC電極が、第1～第4のDCカットライン、入力用スロットライン及び出力用スロットラインによってグラウンド電極からDC的に分離されるので、バイアス供給用のリード等の特別な素子を実装したり基板を多層化することなく、実装後のトランジスタにおいて、DCを第1及び第2のDC電極からコプレーナのホットであるゲート電極及びドレイン電極に直接供給することができる。この結果、DC供給用の特別な治具を用意する必要がなく、この点からも測定の容易化とコストダウンとを図ることができる。

【0020】

また、請求項3の発明によれば、トランジスタのゲート電極とドレイン電極の配設位置に対応した入力用スロットライン及び出力用スロットラインの位置がオープンになるので、入力用スロットラインからの信号をゲート電極側に確実に入力させることができると共に、ドレイン電極側からの信号を出力用スロットラインに確実に出力させることができる。

【0021】

また、請求項4の発明によれば、各DCカットラインとスロットラインとの分岐点があ



ショートになるので、スロットラインを伝搬する信号がDCカットラインに入り込むことを阻止することができる。

【0022】

また、請求項5の発明によれば、トランジスタの両ソース電極の電位を同電位にすることができるので、接続部を伝搬する信号のコプレーナモードが強化され、この結果、コプレーナ以外のモードの信号が接続部に発生することを抑圧することができる。

【0023】

請求項6の発明によれば、第1のDC電極のパッド部とゲート電極との接続点をグラウンド電極とソース電極との接続部に近づけることができると共に、第2のDC電極のパッド部とドレイン電極との接続点をグラウンド電極とソース電極との接続部に近づけることができるので、実装されたトランジスタにコプレーナモードを誘起し易くなり、この結果、より高い周波数帯において低損失な伝送を維持することができる。

【0024】

また、請求項7の発明によれば、ソース電極の基板接続点とゲート電極及びドレイン電極の基板接続点との距離を短くすることができるので、実装されたトランジスタにコプレーナモードが誘起し易くなり、高周波帯域においても低損失を維持することができる。

【0025】

また、請求項8の発明によれば、一方のソース電極とグラウンド電極との接続点と他方のソース電極とグラウンド電極との接続点との距離を短くして、トランジスタ上の両ソース電極がほぼ同電位になるようにしたので、トランジスタに励起される他のモードの信号を抑圧することができる。この結果、実装されたトランジスタにコプレーナモードを誘起し易くなり、より高い周波数帯において低損失な伝送を維持することができる。

【0026】

請求項9の発明によれば、第1のDC電極のパッド部とゲート電極との接続点をグラウンド電極とソース電極との接続部に近づけることができると共に、第2のDC電極のパッド部とドレイン電極との接続点をグラウンド電極とソース電極との接続部に近づけることができるので、実装されたトランジスタにコプレーナモードを誘起し易くなり、この結果、より高い周波数帯において低損失な伝送を維持することができる。また、かかる構成により、トランジスタをダイボンド実装してワイヤで接続するという必要がなくなる利点もある。

【0027】

また、請求項10の発明によれば、トランジスタで発生した熱が放熱用スルーホールを通じて効率よく放出されるので、トランジスタの熱的アイソレーションを向上させることができる。

【0028】

請求項11及び請求項12の発明に係る高周波無線通信装置によれば、各電子素子を平行なスロットラインで接続した構成をとっているので、信号をTEモードでスロットライン内を伝搬させることで、各素子間の接続性の良い、低損失の信号伝送が可能となる。

【発明を実施するための最良の形態】

【0029】

以下、この発明の最良の形態について図面を参照して説明する。

【実施例1】

【0030】

図1は、この発明の第1実施例に係る高周波増幅器を構成する基板とトランジスタとを示す斜視図であり、図2は、基板の概略平面図であり、図3は、トランジスタの接続部を示す概略平面図であり、図4は、トランジスタの実装時における図2の矢視A-A断面図であり、図5は、トランジスタの接続状態を示す部分拡大平面図である。

図1に示すように、この実施例の高周波増幅器は、基板1とチップ状のトランジスタ2とを備えてなる。

【0031】

基板1は、図1及び図2に示すように、誘電体板1aとその両面に設けられた導体1bとでなり、導体1bの所定部が削除されて複数のスロットラインが形成されている。そして、これらのスロットラインによって、入力側ライン部3と出力側ライン部4とが構成されている。

【0032】

入力側ライン部3は、入力用スロットライン30と、平行な第1のDC（直流）カットライン31及び第2のDCカットライン32とを有し、これらのライン30～32が、第1のDC電極10を分離形成している。

【0033】

入力用スロットライン30は、マイクロ波信号を入力して伝送するための線路であり、信号入力端としての開口端30aから基板1の中央部に延び、その先端30bがショート（短絡）になっている。また、この入力用スロットライン30は、部分的に湾曲部30cを有している。具体的には、DCカットライン31とDCカットライン32との間の線路が出力側ライン部4側に向かって湾曲して、DC電極10の先端部にトランジスタ2接続用のパッド部10aを形成している。さらに、このパッド部10aの中心P10は、入力用スロットライン30の先端30bから $\lambda/4$ （ $\lambda$ はマイクロ波信号の波長）の距離だけ手前に位置されている。

【0034】

DCカットライン31は、入力用スロットライン30から略垂直に分岐して基板1の端（図の下側端）に至って開口しており、その途中には、先端がショートのショートスタブ33を有している。このショートスタブ33は、入力用スロットライン30との分岐点S1から $\lambda/4$ の位置に形成され、その長さも同じく $\lambda/4$ の大きさに設定されている。

また、DCカットライン32は、DCカットライン31よりも手前で入力用スロットライン30から略垂直に分岐し、基板1の端で開口している。このDCカットライン32も $\lambda/4$ の長さのショートスタブ34をその途中に有しており、ショートスタブ34も入力用スロットライン30との分岐点S2から $\lambda/4$ の位置に形成されている。

【0035】

一方、出力側ライン部4は、入力側ライン部3と略点对称の位置に形成されており、出力用スロットライン40と、平行な第3のDCカットライン41及び第4のDCカットライン42とを有している。そして、これらのライン40～42が、第2のDC電極11を分離形成している。

【0036】

出力用スロットライン40は、マイクロ波信号を出力伝送するための線路であり、入力用スロットライン30と略平行に形成されている。具体的には、基板1の中央部に位置するショートの先端40aから信号出力端としての開口端40bに延び、先端40a側に、部分的に湾曲部40cを有している。すなわち、DCカットライン41とDCカットライン42との間の線路が入力用スロットライン30側に向かって湾曲して、DC電極11の先端部にトランジスタ2接続用のパッド部11aを形成している。そして、このパッド部11aの中心P11の位置も、 $\lambda/4$ の距離だけ先端40aの位置から離してある。

【0037】

DCカットライン41は、入力用スロットライン40からDCカットライン31とは逆方向に略垂直に分岐して基板1の端（図の上側端）に至って開口しており、その途中に、ショートスタブ43を有している。このショートスタブ43も、分岐点S3から $\lambda/4$ の位置に形成され、その長さも $\lambda/4$ の大きさに設定されている。

また、DCカットライン42は、DCカットライン41よりも後方で出力用スロットライン40からDCカットライン32と逆方向に略垂直に分岐して基板1の端で開口している。このDCカットライン42も $\lambda/4$ の長さのショートスタブ44をその途中に有しており、ショートスタブ44も分岐点S4から $\lambda/4$ の位置に形成されている。

【0038】

以上のように、基板1には、入力側ライン部3のライン30～32によってDC電極1

0 が分離形成されている。そして、出力側ライン部 4 のライン 40 ~ 42 によって DC 電極 11 が分離形成されており、また、入力用スロットライン 30 及び DC カットライン 31 と出力用スロットライン 40 及び DC カットライン 41 とによって、グランド電極 12 が分離形成されている。

トランジスタ 2 は、このような DC 電極 10, 11 及びグランド電極 12 に接続されている。

#### 【0039】

トランジスタ 2 は、入力側ライン部 3 の入力用スロットライン 30 から入力されたマイクロ波信号を増幅して、出力側ライン部 4 の出力用スロットライン 40 に出力する能動素子であり、この実施例では FET (電界効果型トランジスタ) を適用する。

トランジスタ 2 は、図 1 及び図 3 に示すように、その一面に接続部 20 を有している。

接続部 20 は、コプレーナ形状に配設されたゲート電極 G, ドレイン電極 D, ソース電極 S を有している。具体的には、ゲート電極 G とドレイン電極 D とが接続部 20 の中央に直線状に並設され、これらドレイン電極 D 及びドレイン電極 D の両側に一对のソース電極 S が平行に配設されている。そして、エアブリッジ 21 が両ソース電極 S 間に架けられ、両ソース電極 S が電氣的に接続されている。

#### 【0040】

この実施例では、トランジスタ 2 は、図 4 及び図 5 の破線で示すように、接続部 20 を基板 1 側に向け、ゲート電極 G, ドレイン電極 D, 及び両ソース電極 S を、バンプ 22 を介して DC 電極 10, 11, 及びグランド電極 12 に接続させた状態で、基板 1 に搭載されている。具体的には、ゲート電極 G のバンプ 22 を DC 電極 10 のパッド部 10a の中心 P10 に、ドレイン電極 D のバンプ 22 を DC 電極 11 のパッド部 11a の中心 P11 に、両ソース電極 S のバンプ 22 をグランド電極 12 にそれぞれ位置させた状態でフリップチップ接続されている。

これにより、トランジスタ 2 のゲート電極 G とドレイン電極 D の並び方向が入力用スロットライン 30 及び出力用スロットライン 40 に対して直角に設定され、しかも、ゲート電極 G とドレイン電極 D が、入力用スロットライン 30 及び出力用スロットライン 40 の先端 30b, 40a から  $\lambda/4$  の距離だけ手前に配されることとなる。

#### 【0041】

次に、この実施例の高周波増幅器が示す作用及び効果について説明する。

図 6 は、トランジスタの電極を伝搬する電磁界分布を示す断面図であり、図 7 は、トランジスタの実装時における図 2 の矢視 B-B 断面図である。

上記の如き接続状態で、バイアス用の直流電圧を図 1 に示す DC 電極 10, 11 に印加すると共に、電磁界モードが TE モードのマイクロ波信号 M1 を入力側ライン部 3 の入力用スロットライン 30 に入力すると、マイクロ波信号 M1 は、電界 E を進行方向と垂直にし、磁界 H を進行方向と平行にした状態で、入力用スロットライン 30 内を伝搬する。すなわち、マイクロ波信号 M1 の磁界 H は入力用スロットライン 30 の方向と平行に進行する。

このマイクロ波信号 M1 は、入力用スロットライン 30 内をトランジスタ 2 側に向かい、DC カットライン 32 の分岐点 S2 (図 2 参照) に至る。このとき、DC カットライン 32 のショートスタブ 34 の長さが  $\lambda/4$  で先端がショートであり、且つショートスタブ 34 が分岐点 S2 から  $\lambda/4$  の距離にあるので、入力用スロットライン 30 側からは、ショートスタブ 34 の分岐点 S5 がオープン (開放) で、分岐点 S2 がショートとして見える。このため、マイクロ波信号 M1 は、DC カットライン 32 側への伝搬を阻止されるので、損失することなく、入力用スロットライン 30 内をトランジスタ 2 側に向かう。

そして、マイクロ波信号 M1 が湾曲部 30c に至ると、入力用スロットライン 30 の先端 30b はショートであり、パッド部 10a の中心 P10 が先端 30b より  $\lambda/4$  の位置に設定されているので、入力用スロットライン 30 は、中心 P10 に対応する位置でオープンとなる。このため、マイクロ波信号 M1 は、それ以上入力用スロットライン 30 内を伝搬することなく、バンプ 22 を介してゲート電極 G 及び両ソース電極 S 側に伝搬する。

そして、ゲート電極G側から入力したマイクロ波信号M1がトランジスタ2で増幅されて、その増幅されたマイクロ波信号M2がドレイン電極D側から出力されることとなる。このとき、ゲート電極G、ドレイン電極D、両ソース電極Sがコプレーナ形状に配されているので、ゲート電極G及びドレイン電極Dがいわゆるホットとして機能する。このため、これらの電極を介して伝搬するマイクロ波信号M1 (M2) の電磁界分布は、図6に示すようになり、マイクロ波信号M1 (M2) の電界E及び磁界Hが共に伝搬方向に対し垂直方向になる。すなわち、マイクロ波信号は、接続部20においてコプレーナモード (TEMモード) で出力側ライン部4の出力用スロットライン40側に伝搬することとなる。

トランジスタ2で増幅された出力マイクロ波信号M2は、ドレイン電極Dのバンプ22を介して図1に示す出力用スロットライン40内に至るが、このバンプ22が接続されているパッド部11aの中心P11が出力用スロットライン40の先端40aから $\lambda/4$ の位置にあるので、出力用スロットライン40は、開口端40b側から見ると中心P11に対応する位置でオープンとなる。このため、マイクロ波信号M2は、先端40a側に伝搬せず、出力用スロットライン40内を開口端40bに向かって伝搬することとなる。そして、マイクロ波信号M2は、出力用スロットライン40内を開口端40b側に向かい、DCカットライン42の分岐点S4 (図2参照) に至る。このときも、DCカットライン31の場合と同様にして、出力用スロットライン40側から見て、分岐点S4がショートとなるので、マイクロ波信号M2は、DCカットライン42側への伝搬を阻止され、損失することなく、出力用スロットライン40内を開口端40b側に向かうこととなる。

なお、DCカットライン31、41の分岐点S1、S3においても、スロットライン側からはショートとして見えるので、漏れたマイクロ波信号M1、M2がDCカットライン31、41内に侵入することはない。

#### 【0042】

このように、この実施例の高周波増幅器によれば、入力用スロットライン30内に入力されたマイクロ波信号M1が、DCカットライン31、32で損失されることなく、トランジスタ2の接続部20迄確実に伝搬し、トランジスタ2で増幅されたマイクロ波信号M2がDCカットライン41、42で損失されることなく、出力用スロットライン40内を伝搬して、開口端40bから放射されることとなる。

かかる伝搬状態において、上記したように、マイクロ波信号は、接続部20においてコプレーナモードで入力側ライン部3側から出力用スロットライン40側に伝搬する。しかも、ゲート電極G及びドレイン電極Dの並び方向が入力用スロットライン30及び出力用スロットライン40に対して直角に設定されているので、図7に示すように、入力用スロットライン30とトランジスタ2と出力用スロットライン40とを伝搬するマイクロ波信号の磁界Hの向きは全て同一方向を向く。この結果、マイクロ波信号M1がトランジスタ2に入り込む際の損失やトランジスタ2から出る際の損失、すなわち、トランジスタ2の挿入損失は極めて少なくなると考えられる。

#### 【0043】

かかる点を確認すべく発明者等は、次の様な電磁界シミュレーションを行った。

図8は、シミュレーションに用いた高周波増幅器の概略平面図であり、図8(a)はゲート電極とドレイン電極の並び方向を入力用スロットライン及び出力用スロットラインと平行にしてトランジスタを接続した状態を示し、図8(b)はゲート電極とドレイン電極の並び方向を入力用スロットライン及び出力用スロットラインと直角にしてトランジスタを接続した状態を示す。また、図9は、周波数と挿入損失との関係を示す特性線図である。

まず、図8(a)に示すように、ゲート電極Gとドレイン電極Dの並び方向を入力用スロットライン30及び出力用スロットライン40と平行にした状態で、トランジスタ2を基板に接続し、かかる状態で、50～80GHzの帯域のマイクロ波信号を入力してトランジスタ2による挿入損失をシミュレーションしたところ、図9に示す特性曲線B1を得た。そして、図8(b)に示すように、ゲート電極Gとドレイン電極Dの並び方向を入力用スロットライン30及び出力用スロットライン40と直角にした状態で、トランジスタ

2を基板に接続し、同帯域のマイクロ波信号を入力して挿入損失をシミュレーションしたところ、図9に示す特性曲線B2を得た。なお、このシミュレーションでは、トランジスタ2としてのFETは、GaAs（ガリウム砒素）上に上記の如きコプレーナ線路を形成したものを想定している。

これら特性曲線B1、B2が示すように、ゲート電極とドレイン電極をスロットラインに対して直角に配した場合の挿入損失の方が、平行に配した場合の挿入損失に比べて極めて小さいことが判明した。

#### 【0044】

また、この実施例に適用されたトランジスタ2では、ゲート電極G、ドレイン電極D、両ソース電極Sがコプレーナ形状に配設されているので、プローブで全ての電極を一度に測定することができる。したがって、トランジスタ2単体の測定が容易である。さらに、コプレーナのホットであるゲート電極G及びドレイン電極Dからバイアス用のDCを直接供給することができる。このため、DC供給用の特別な治具を用意する必要がなく、この点からも測定の容易化とコストダウンとを測ることができる。

そして、上記したように、実装されたトランジスタ2にはコプレーナの電磁界モードが誘起されるので、実装後のトランジスタ2に入力される電磁界モードが、トランジスタ2を単体で測定したときの電磁界モードと同じである。したがって、トランジスタ2が実装された際も、実装時の特性が、実装前にトランジスタ2単体で測定された特性と一致する。この結果、測定結果に基づいて、高周波増幅器を正確に回路設計することができる。

また、DC電極10、11をDCカットライン31、32、41、42によってグランド電極12からDC的に分離しているため、バイアス供給用のリード等の特別な素子を実装したり基板を多層化することなく、実装後のトランジスタ2において、コプレーナのホットであるゲート電極G及びドレイン電極DからDCを供給することができる。

また、トランジスタ2の両ソース電極Sがエアブリッジ21によって電氣的に接続されているので、両ソース電極Sの電位が同電位となり、接続部20を伝搬するマイクロ波信号のコプレーナモードが強化される。この結果、コプレーナ以外のモードの信号が接続部20に発生することを抑圧することができる。

また、トランジスタ2をバンプ22を用いて基板1にフリップチップ接続する構成としている。このため、ソース電極Sの基板接続点とゲート電極G及びドレイン電極Dの基板接続点との間の距離を、ダイボンド実装の如く、ソース電極S、ゲート電極G及びドレイン電極Dをワイヤを用いてそれぞれ基板1に接続した場合における各基板接続点間の距離よりも短くすることができる。この結果、実装されたトランジスタ2にコプレーナモードが誘起され易くなり、高周波帯域においても低損失を維持する。

#### 【実施例2】

##### 【0045】

次に、この発明の第2実施例について説明する。

図10は、この発明の第2実施例に係る高周波増幅器を示す概略平面図であり、図11は、図10の矢視C-C断面図である。

この実施例の高周波増幅器は、基板上のライン形状とトランジスタの取付状態が上記第1実施例と異なる。

図10に示すように、この実施例に適用される基板1'では、入力側ライン部3及び出力側ライン部4の入力用スロットライン30'及び出力用スロットライン40'に湾曲部が形成されておらず、直線状である。

トランジスタ2は、かかる入力用スロットライン30'と出力用スロットライン40'との間に逆向きに実装されている。

具体的には、トランジスタ2の接続部20が基板1'と逆側に向けられた状態で、トランジスタ2がグランド電極12上に載置され、導体ペーストでダイボンドされている。そして、ゲート電極G及びドレイン電極Dの位置が、入力用スロットライン30'及び出力用スロットライン40'の先端30'a、40'aより $\lambda/4$ だけ手前に設定され、ゲート電極Gとドレイン電極Dとがワイヤ5、5によってDC電極10、11にそれぞれ接続

されている。さらに、両ソース電極Sは、トランジスタ2内に穿設したスルーホール23を通じてグランド電極12に接続されている。

その他の構成、作用及び効果は上記第1実施例と同様であるので、その記載は省略する。

#### 【実施例3】

##### 【0046】

次に、この発明の第3実施例について説明する。

図12は、この発明の第3実施例に係る高周波増幅器を示す概略平面図であり、図13は、図12の矢視D-D断面図である。

この実施例の高周波増幅器は、上記第2実施例で適用した基板1'上にトランジスタ2をフリップチップ実装した点が上記第2実施例と異なる。

具体的には、図12の破線で示すように、トランジスタ2の接続部20が基板1'側に向けられた状態で、ゲート電極Gとドレイン電極Dとがバンプ22によってDC電極10, 11に接続されると共に、両ソース電極Sが同じくバンプ22によってグランド電極12に接続されている。

その他の構成、作用及び効果は上記第1及び第2実施例と同様であるので、その記載は省略する。

#### 【実施例4】

##### 【0047】

次に、この発明の第4実施例について説明する。

図14は、この発明の第4実施例に係る高周波増幅器を示す概略平面図であり、図15は、図14の矢視E-E断面図である。

この実施例の高周波増幅器は、トランジスタ2を基板1'上にダイボンド実装した点が上記第3実施例と異なり、スルーホールを通じて全ての電極を接続した点が上記第2実施例と異なる。

具体的には、トランジスタ2の接続部20が基板1'と逆側に向けられた状態で、トランジスタ2が、DC電極10, 11及びグランド電極12に渡って載置され、導体ペーストでダイボンドされている。そして、ゲート電極G、ドレイン電極D及び両ソース電極Sに対応する位置にそれぞれスルーホール23が穿設され、これらのスルーホール23を通じて、ゲート電極G、ドレイン電極D、及び両ソース電極Sが、DC電極10, 11及びグランド電極12に電氣的に接続されている。

その他の構成、作用及び効果は上記第1～第3実施例と同様であるので、その記載は省略する。

#### 【実施例5】

##### 【0048】

次に、この発明の第5実施例について説明する。

図16は、この発明の第5実施例に係る高周波増幅器を示す概略平面図であり、図17は、図16の矢視F-F断面図である。

この実施例の高周波増幅器は、基板にトランジスタ放熱用のスルーホールを設けた点が上記第1～4実施例と異なる。

すなわち、第3実施例の高周波増幅器において、トランジスタ2の接続部位に対応した基板1'の部分に、一の放熱用スルーホール13が設けられている。具体的には、入力用スロットライン30'と出力用スロットライン40'との間のグランド電極12の部位であって、トランジスタ2の実装位置の真下に平面視矩形状の放熱用スルーホール13が設けられている。この放熱用スルーホール13は、高熱伝導性部材を充填したサーマルビアホールであり、トランジスタ2が発した熱を基板1'の下側に伝えてトランジスタ2を冷却する機能を有する。

かかる構成により、トランジスタ2の発熱を効率よく放出し、トランジスタ2の熱的アイソレーションを向上させることができる。

その他の構成、作用及び効果は上記第1～第4実施例と同様であるので、その記載は省

略する。

#### 【実施例 6】

##### 【0049】

次に、この発明の第 6 実施例について説明する。

図 18 は、この発明の第 6 実施例に係る高周波無線通信装置のブロック図である。

この高周波無線通信装置は、送信部 6 と受信部 7 とスロットアンテナ 8 と送、受信信号を分離する分離器 9 とを備えている。

##### 【0050】

送信部 6 は、ミキサ 60 とバンドパスフィルタ 61 と上記実施例のいずれかの高周波増幅器 62 とをスロットライン 90 で接続した構成となっており、中間周波信号 IF を高周波信号 RF にしてスロットアンテナ 8 から送信する機能を有する。

具体的には、ミキサ 60 が中間周波信号 IF と局部発振器 50 からの局部発振信号 Lo とをスロットライン 90 を介して入力し、中間周波信号 IF を高周波信号 RF に変換してバンドパスフィルタ 61 に出力する。すると、バンドパスフィルタ 61 が高周波信号 RF を濾波して高周波増幅器 62 に出力し、高周波増幅器 62 が高周波信号 RF を入力側ライン部 3 の入力用スロットライン 30 から入力して増幅する。そして、高周波増幅器 62 が増幅した高周波信号 RF を分離器 9 を介してスロットアンテナ 8 に送り、高周波信号 RF をスロットアンテナ 8 から送信する。

##### 【0051】

一方、受信部 7 は、上記実施例のいずれかの高周波増幅器 70 とバンドパスフィルタ 71 とミキサ 72 とをスロットライン 90 で接続した構成となっており、スロットアンテナ 8 から受信した高周波信号 RF を中間周波信号 IF にする機能を有する。

具体的には、スロットアンテナ 8 が高周波信号 RF を受信すると、高周波信号 RF が分離器 9 を介して高周波増幅器 70 の入力用スロットライン 30 に入力される。すると、高周波増幅器 70 が、高周波信号 RF を増幅して出力用スロットライン 40 から出力し、バンドパスフィルタ 71 が高周波信号 RF を濾波してミキサ 72 に出力する。そして、ミキサ 72 に対し、この高周波信号 RF と局部発振器 50 からの局部発振信号 Lo とがスロットライン 90 を介して入力し、ミキサ 72 が高周波信号 RF を中間周波信号 IF に変換して出力する。

##### 【0052】

このように、この実施例の高周波無線通信装置によれば、各電子素子を平行なスロットラインで接続した構成をとっているため、信号を TE モードでスロットライン内を伝搬させることで、各素子間の接続性の良い、低損失の信号伝送が可能となる。

その他の構成、作用及び効果は上記第 1 ～ 第 5 実施例と同様であるので、その記載は省略する。

##### 【0053】

なお、この発明は、上記実施例に限定されるものではなく、発明の要旨の範囲内において種々の変形や変更が可能である。

例えば、図 19 に示すように、トランジスタ 2 をスルーホール 23 を通じてこの基板 1 に接続することもできる。すなわち、トランジスタ 2 の接続部 20 が基板 1 と逆側に向けられた状態で、トランジスタ 2 を基板 1 に載置し、ゲート電極 G、ドレイン電極 D 及び両ソース電極 S に対応する位置にそれぞれ穿設したスルーホール 23 を通じて、ゲート電極 G、ドレイン電極 D、及び両ソース電極 S を、DC 電極 10 のパッド部 10a、DC 電極 11 のパッド部 11a 及びグランド電極 12 に電氣的に接続しても良い。

##### 【0054】

なお、上記第 2 実施例では、図 10 に示したように、基板 1' に対してトランジスタ 2 をワイヤ及びスルーホール接続した高周波増幅器を例示したが、図 20 に示すように、基板 1 に対し、トランジスタ 2 のゲート電極 G とドレイン電極 D とをワイヤ 5、5 によって DC 電極 10、11 にそれぞれ接続すると共に、両ソース電極 S を、スルーホール 23 を通じてグランド電極 12 に接続した構成の高周波増幅器をこの発明から除外する意味では

ない。

【0055】

また、上記第5実施例では、一の放熱用スルーホール13を設けたが、小径の放熱用スルーホール13を散点状に複数設けても良い。

また、上記実施例では、基板の片面にスロットラインが形成された線路についてのみ説明したが、PDTL (Planer Dielectric Transmission Line、平面誘導体線路) の線路を用いても上記実施例と同様の作用効果を奏することは勿論である。

また、上記実施形態では、トランジスタとしてFETを用いたが、これに限定されるものではなく、ゲート電極、ドレイン電極、ソース電極を有するMOSトランジスタであるならば、どのようなトランジスタでも良い。

【図面の簡単な説明】

【0056】

【図1】この発明の第1実施例に係る高周波増幅器を構成する基板とトランジスタとを示す斜視図である。

【図2】基板の概略平面図である。

【図3】トランジスタの接続部を示す概略平面図である。

【図4】トランジスタの実装時における図2の矢視A-A断面図である。

【図5】トランジスタの接続状態を示す部分拡大平面図である。

【図6】トランジスタの電極を伝搬する電磁界分布を示す断面図である。

【図7】トランジスタの実装時における図2の矢視B-B断面図である。

【図8】シミュレーションに用いた高周波増幅器の概略平面図である。

【図9】周波数と挿入損失との関係を示す特性線図である。

【図10】この発明の第2実施例に係る高周波増幅器を示す概略平面図である。

【図11】図10の矢視C-C断面図である。

【図12】この発明の第3実施例に係る高周波増幅器を示す概略平面図である。

【図13】図12の矢視D-D断面図である。

【図14】この発明の第4実施例に係る高周波増幅器を示す概略平面図である。

【図15】図14の矢視E-E断面図である。

【図16】この発明の第5実施例に係る高周波増幅器を示す概略平面図である。

【図17】図16の矢視F-F断面図である。

【図18】この発明の第6実施例に係る高周波無線通信装置のブロック図である。

【図19】この発明の変形例を示す概略部分平面図である。

【図20】この発明の他の変形例を示す概略部分平面図である。

【図21】従来例の増幅器を示す概略平面図である。

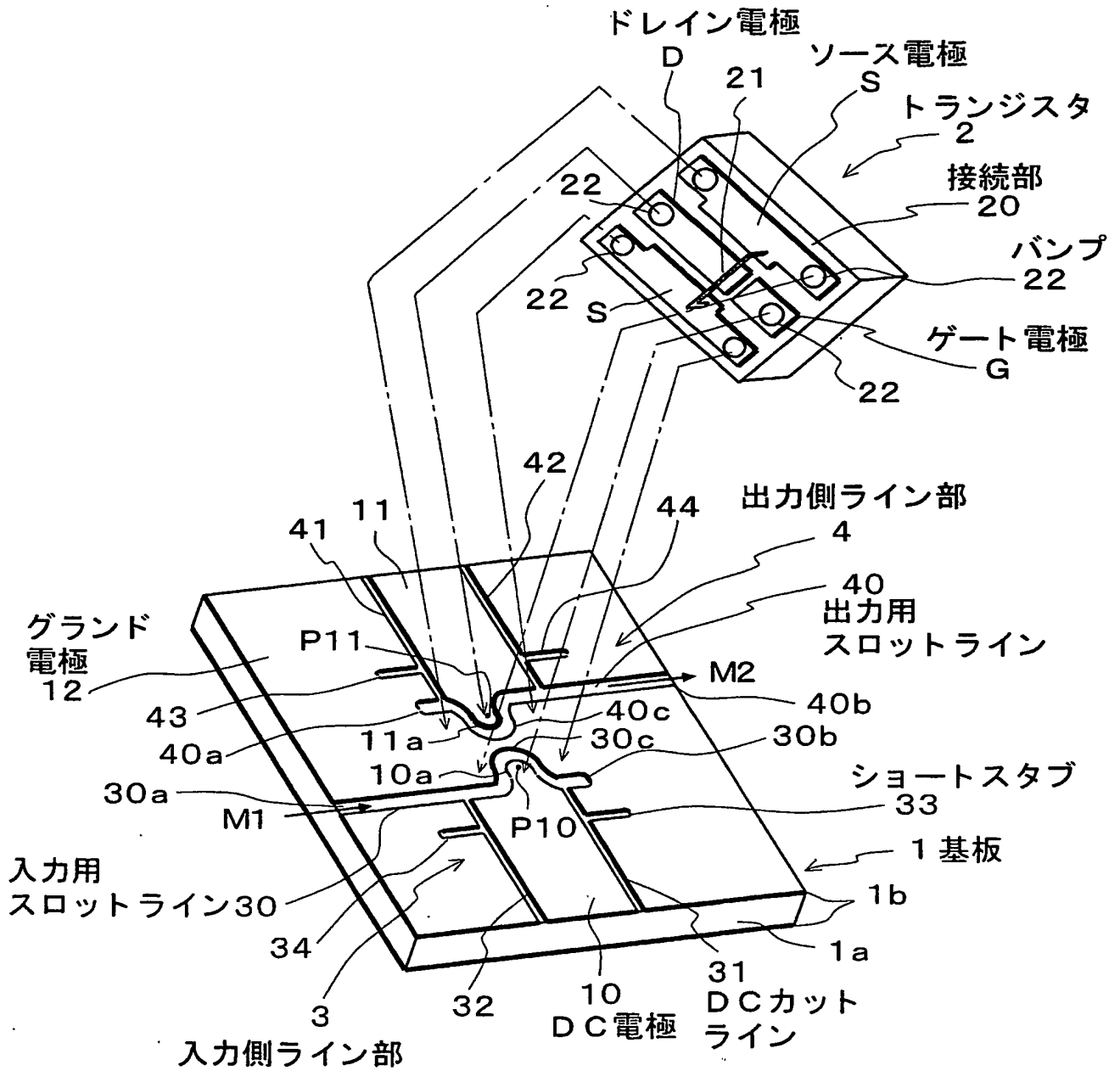
【符号の説明】

【0057】

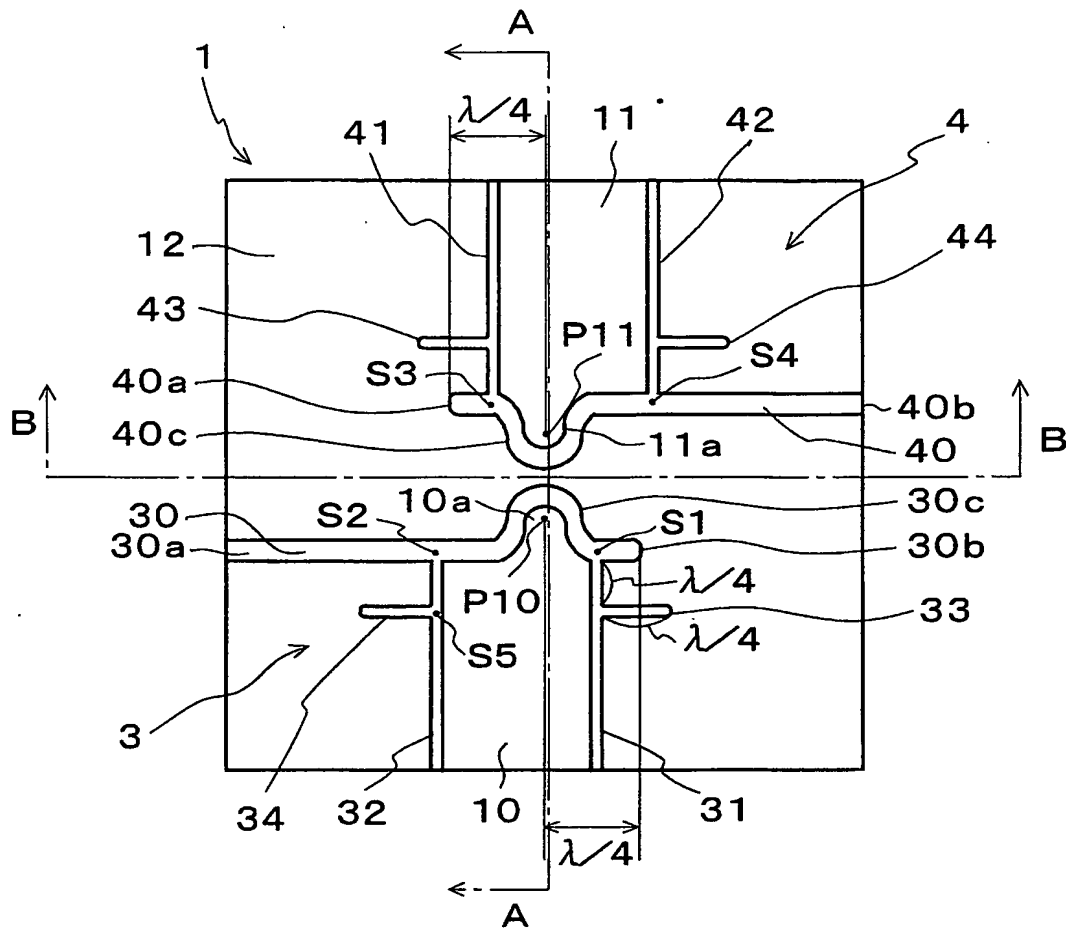
1, 1' ...基板、 2 ...トランジスタ、 3 ...入力側ライン部、 4 ...出力側ライン部、 5 ...ワイヤ、 10, 11 ...DC電極、 10a, 11a ...パッド部、 12 ...グラウンド電極、 13 ...放熱用スルーホール、 20 ...接続部、 21 ...エアブリッジ、 22 ...バンプ、 23 ...スルーホール、 30, 30' ...入力用スロットライン、 30b, 40a ...先端、 30c, 40c ...湾曲部、 31, 32, 41, 42 ...DCカットライン、 33, 34, 43, 44 ...ショートスタブ、 40, 40' ...出力用スロットライン、 G ...ゲート電極、 D ...ドレイン電極、 S ...ソース電極、 S1 ~ S5 ...分岐点、 M1, M2 ...マイクロ波信号、 H ...磁界。



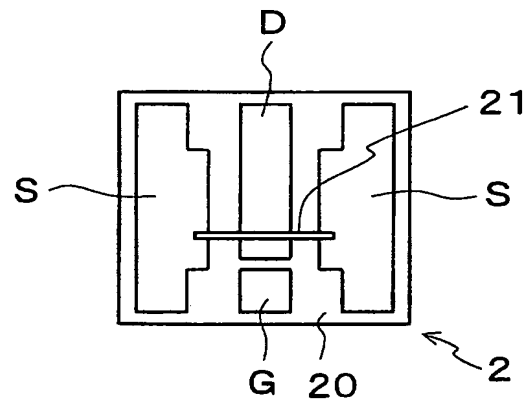
【書類名】 図面  
【図 1】



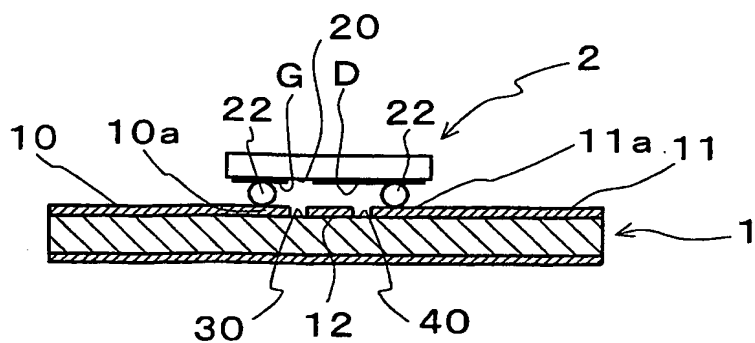
【図 2】



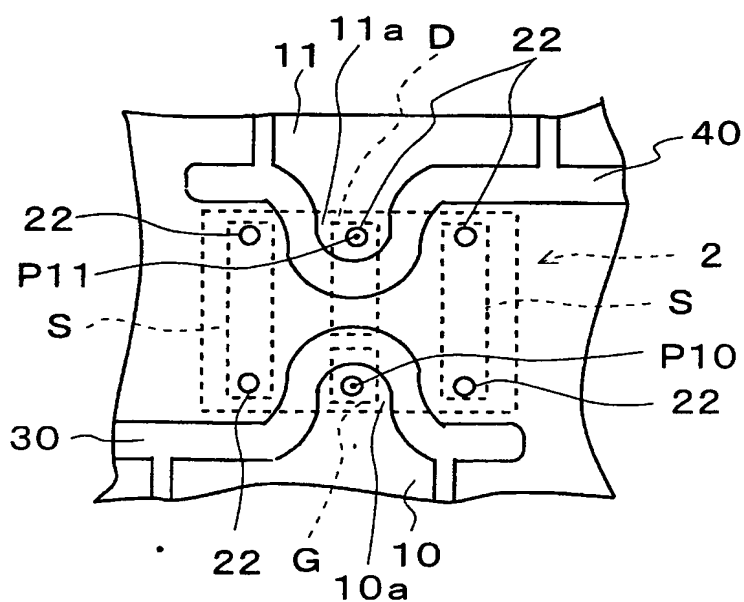
【図 3】



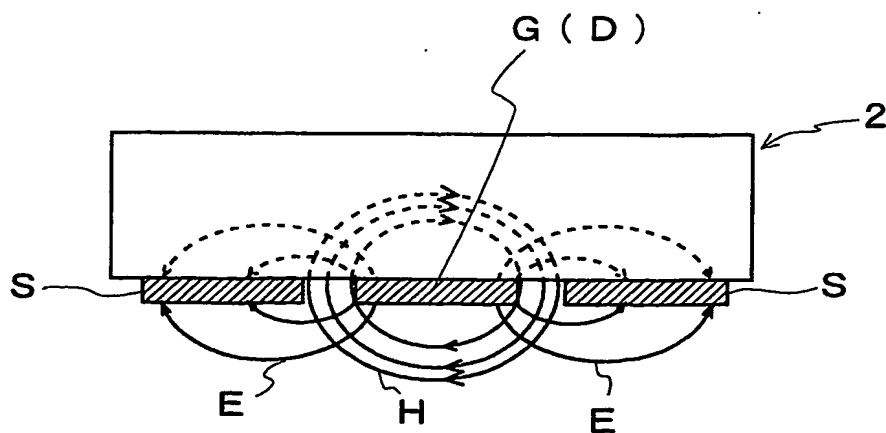
【図 4】



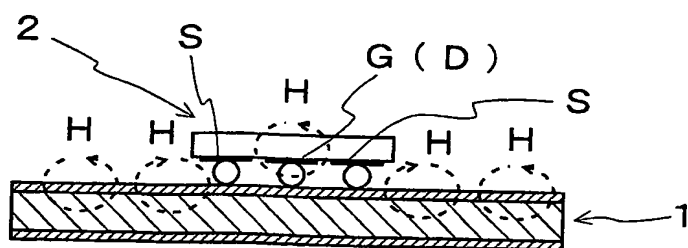
【図 5】



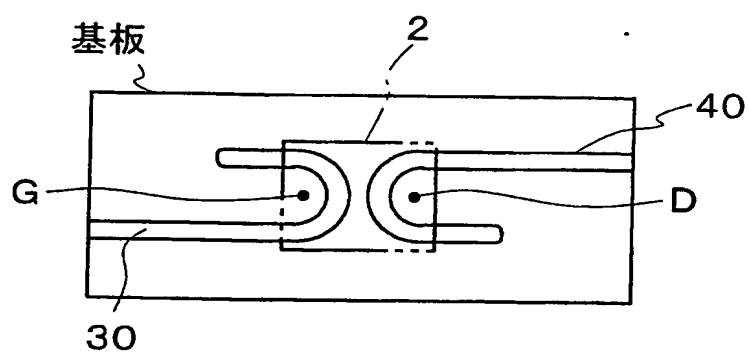
【図 6】



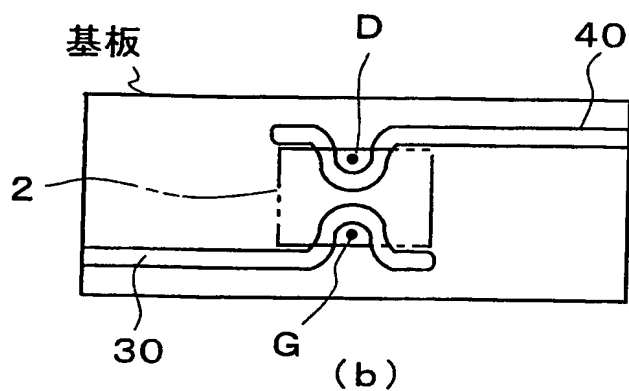
【図 7】



【図 8】

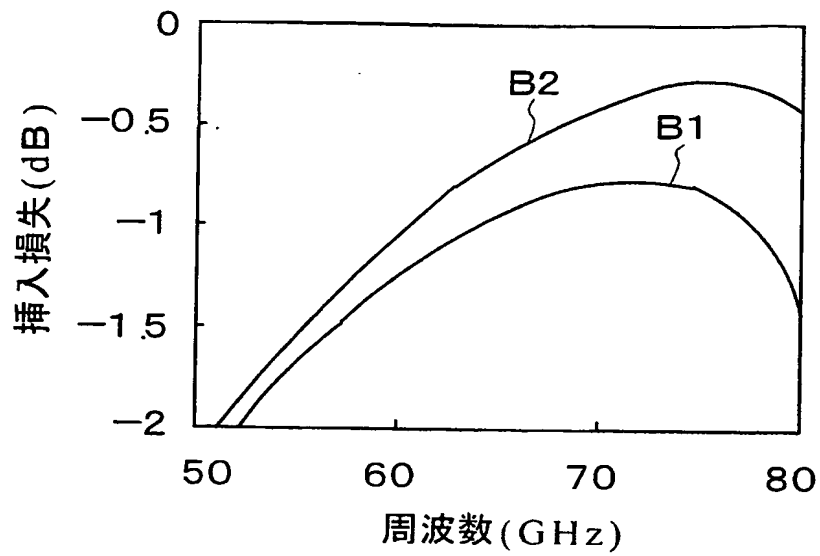


(a)

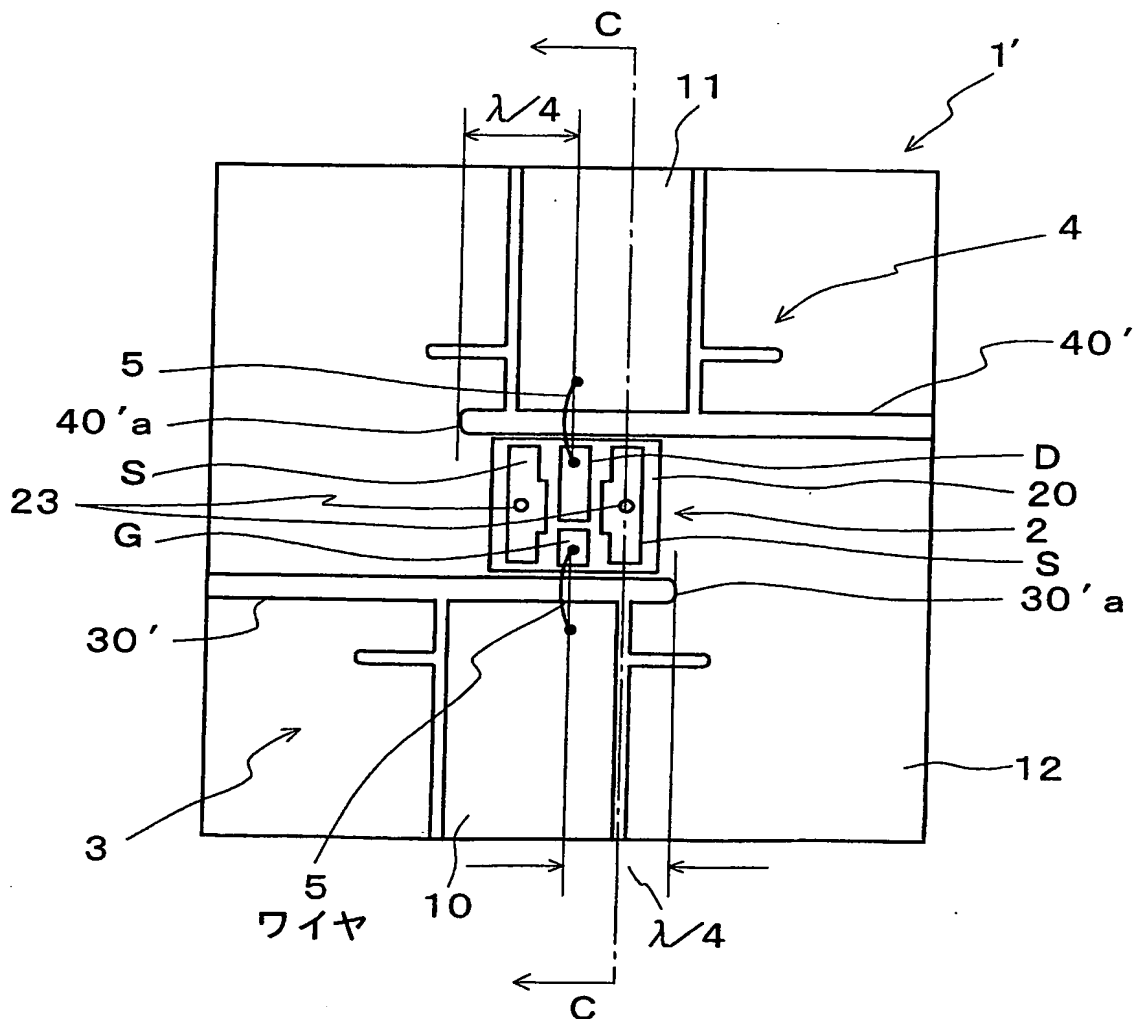


(b)

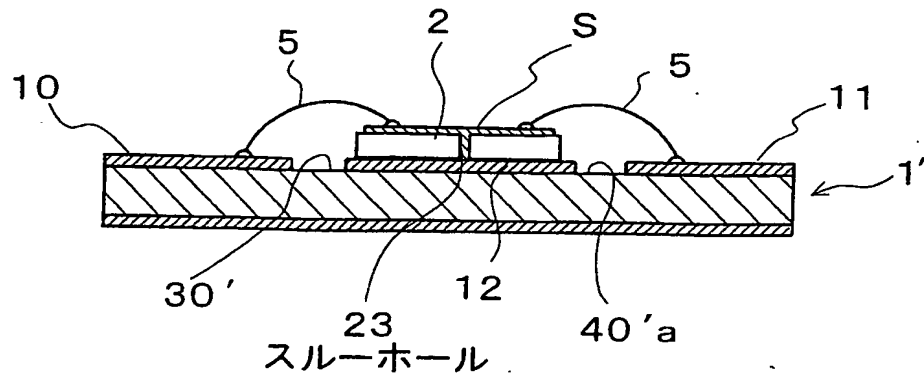
【図 9】



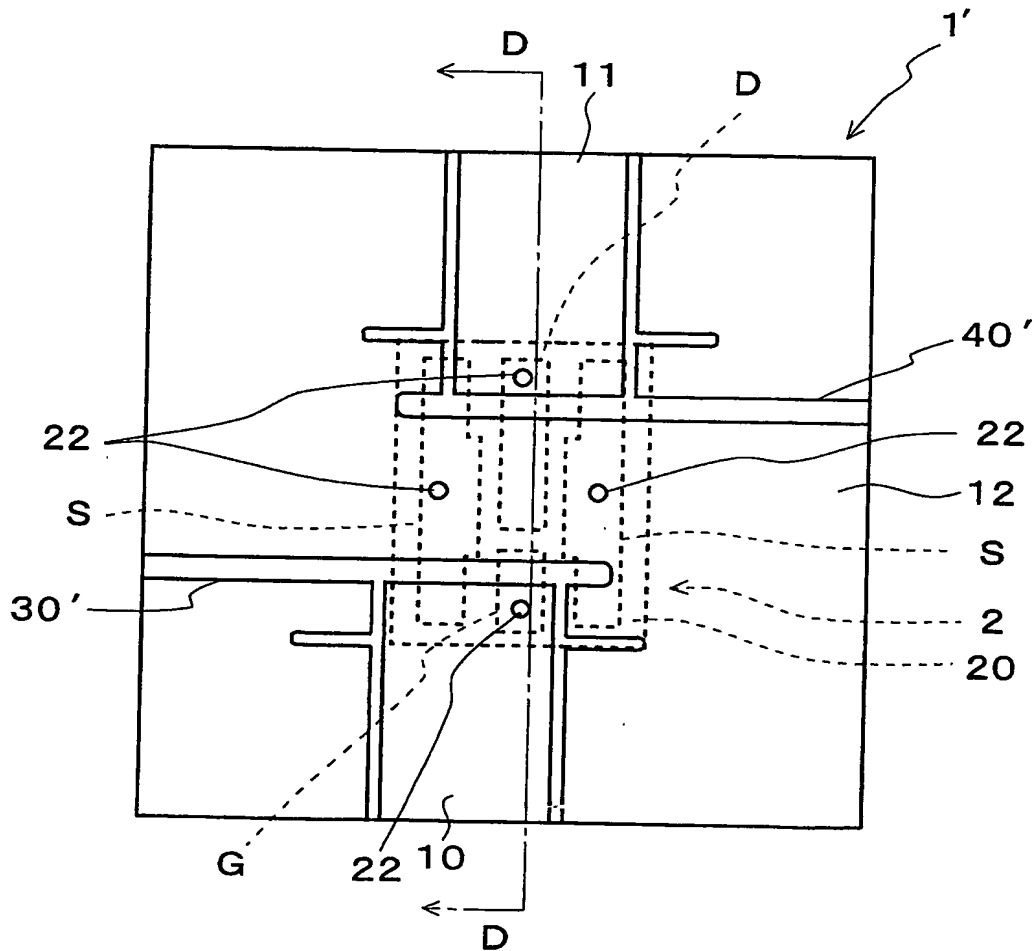
【図 10】



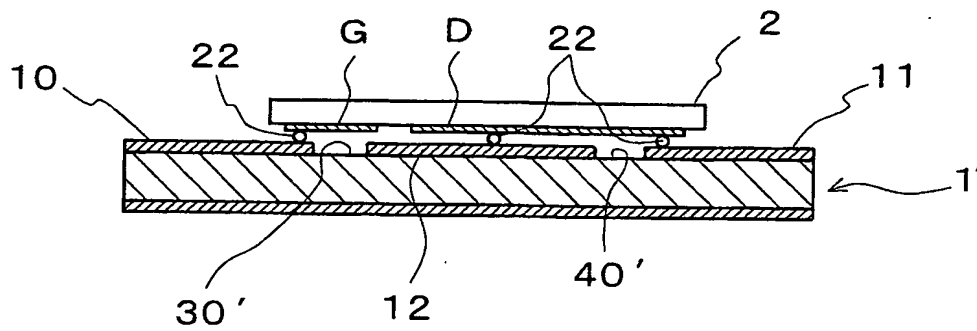
【図 11】



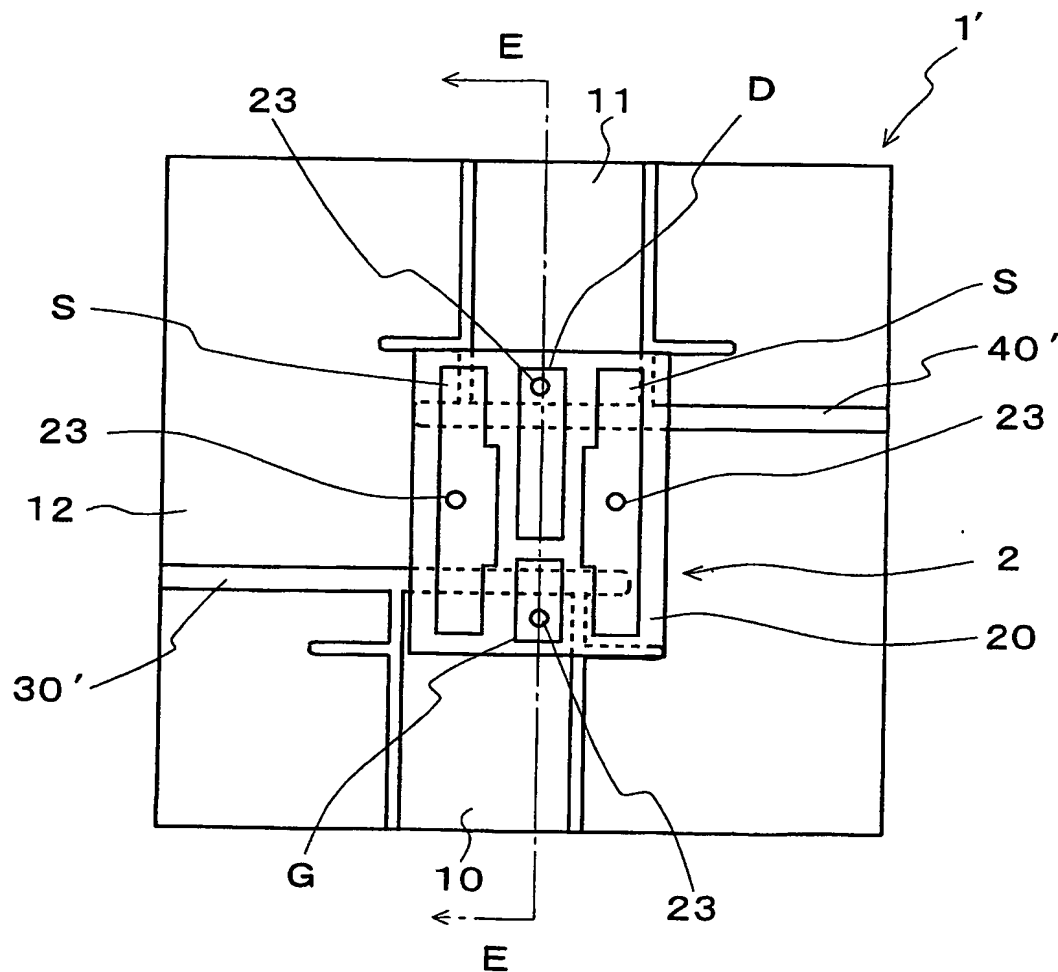
【図 12】



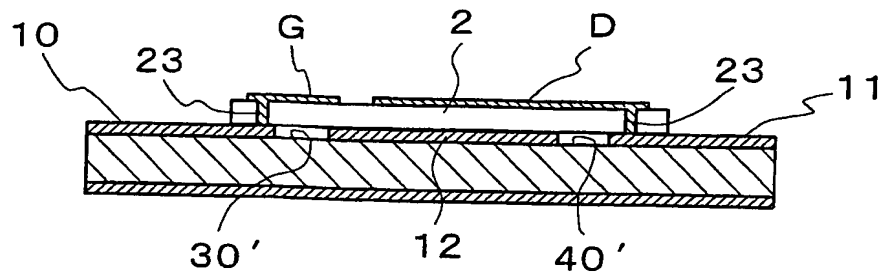
【图 13】



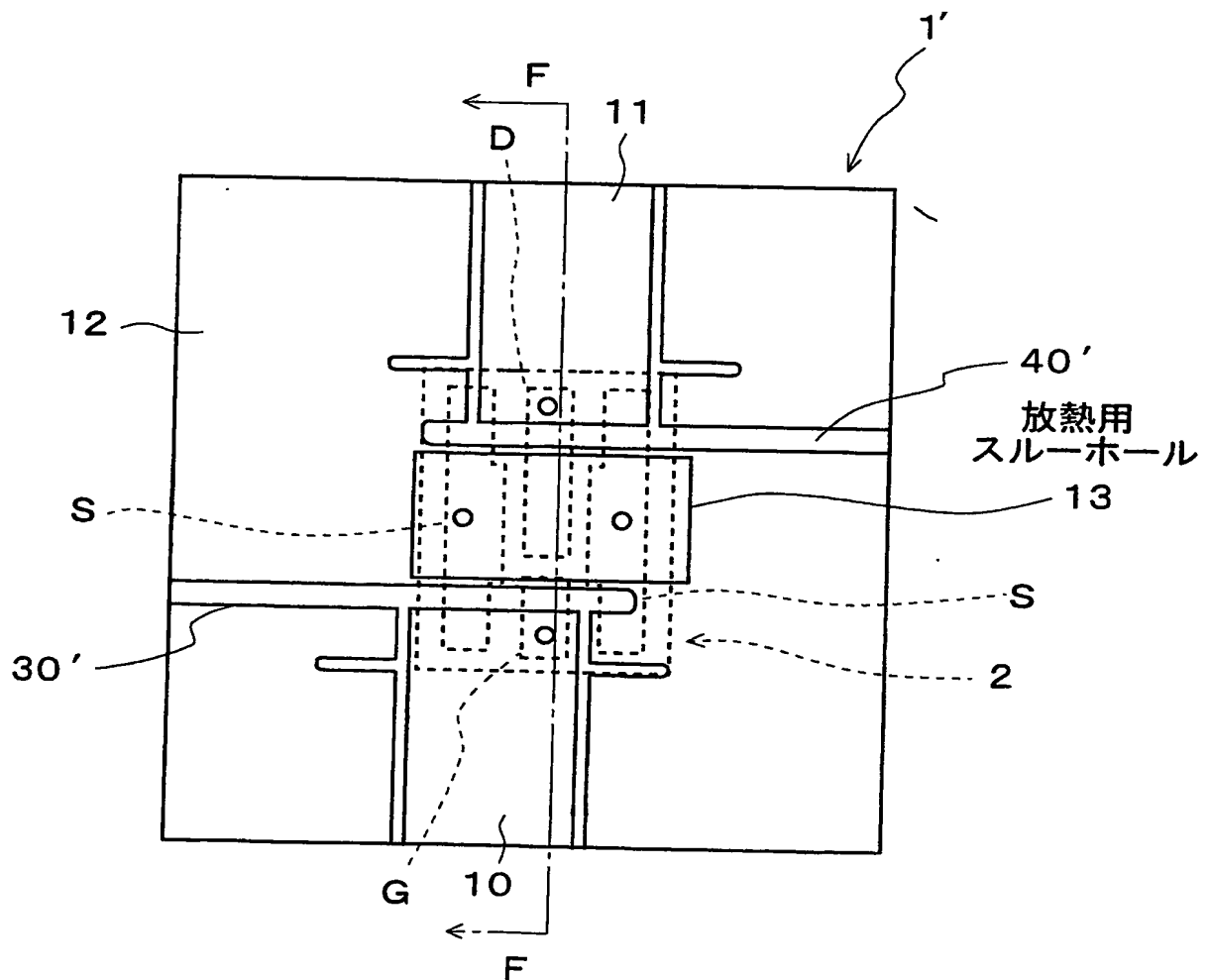
【図 14】



【図 15】

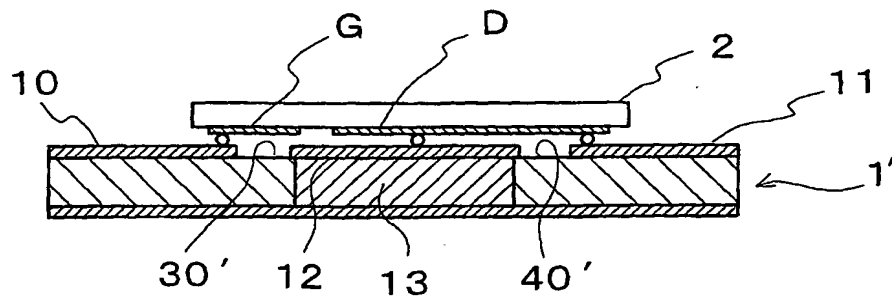


【図 16】

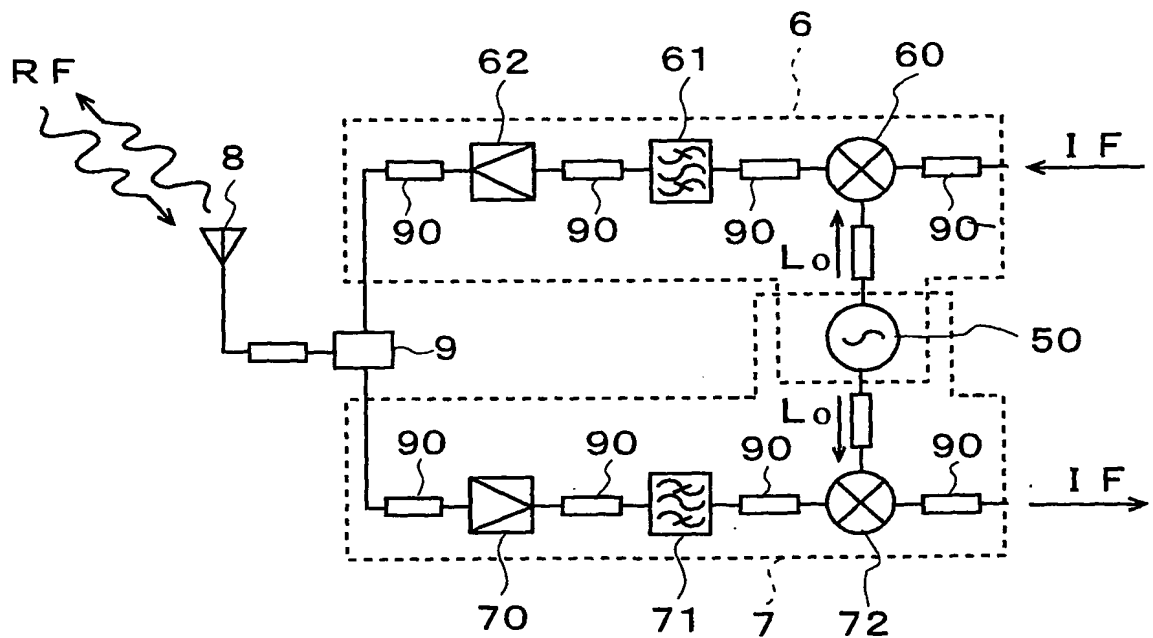




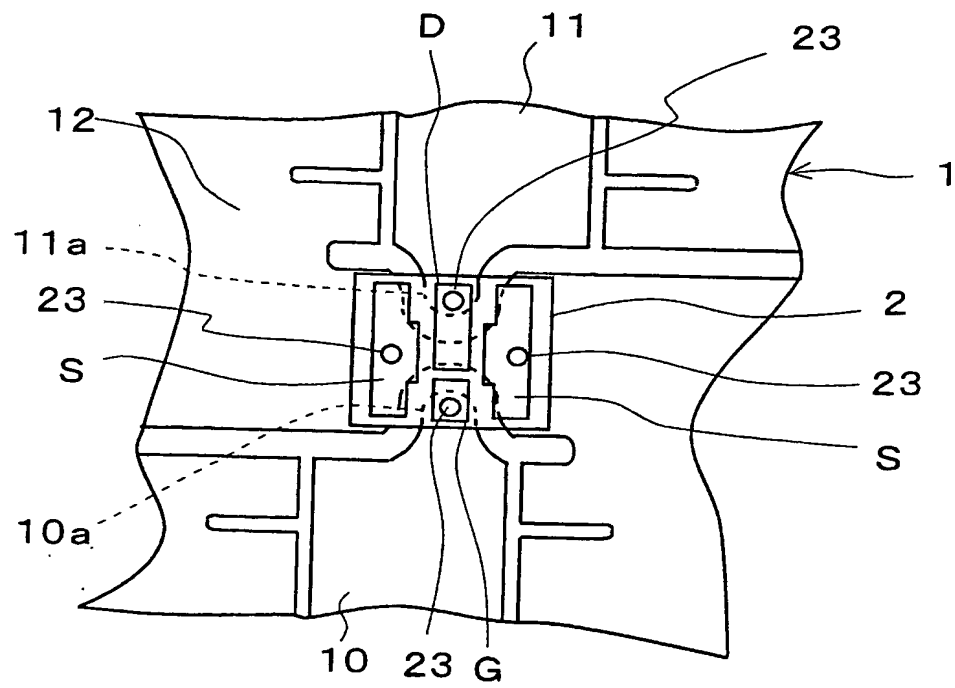
【図 17】



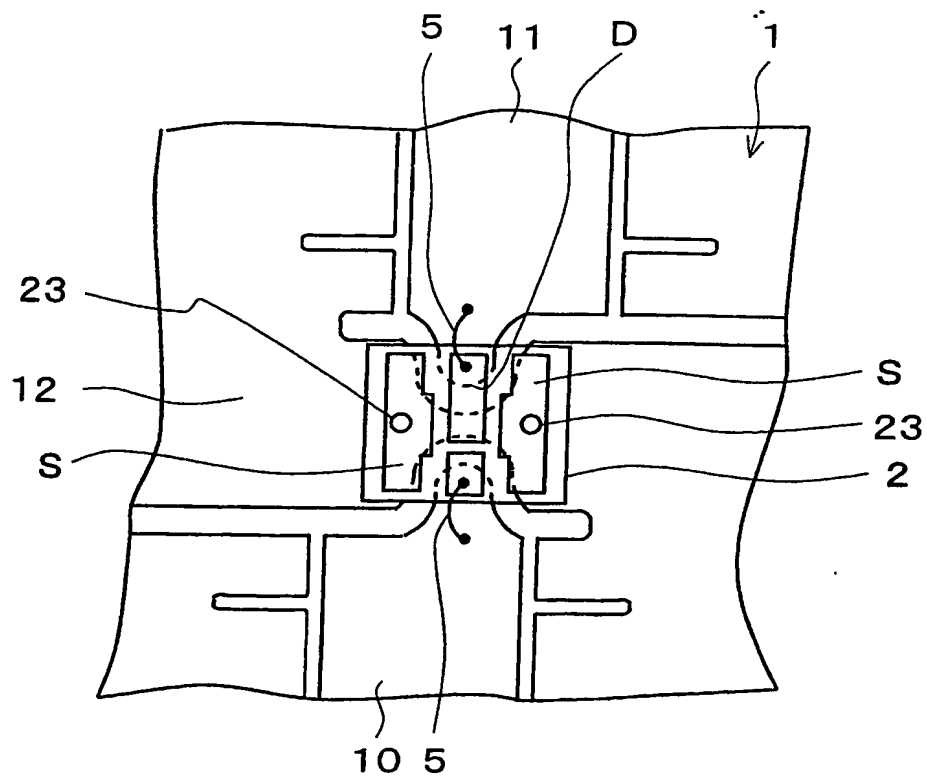
【図 18】



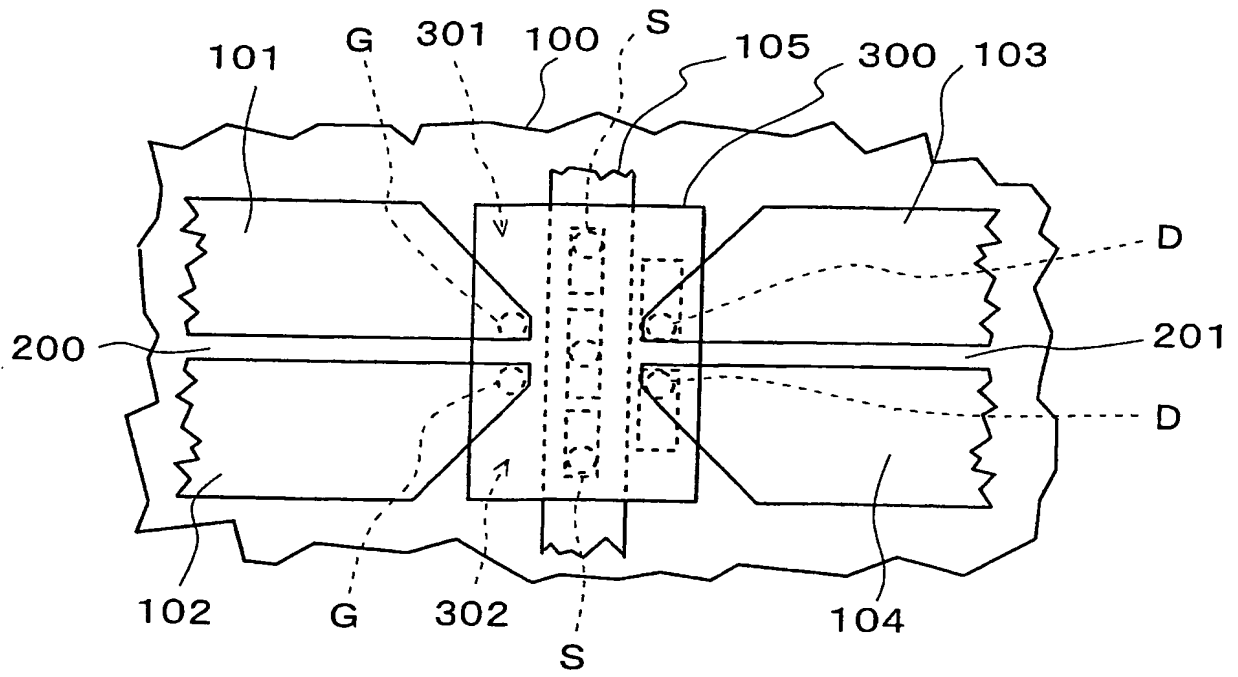
【図 19】



【図 20】



【図 21】



## 【書類名】 要約書

## 【要約】

【課題】 トランジスタによる挿入損失の低減化と測定結果に基づいた正確な回路設計が可能な高周波増幅器及び高周波無線通信装置を提供する。

【解決手段】 平行な入力用スロットライン 30, 出力用スロットライン 40 を有した入力側ライン部 3, 出力側ライン部 4 を基板 1 に形成する。トランジスタ 2 の接続部 20 においては、ゲート電極 G, ドレイン電極 D 及び両ソース電極 S をコプレーナ形状に形成する。そして、ゲート電極 G, ドレイン電極 D 及び両ソース電極 S をバンプ 22 を介して DC 電極 10, 11 及びグランド電極 12 にフリップチップ接続することで、スロットライン 30, 40 の方向とゲート電極 G 及びドレイン電極 D の並び方向とを直角にする。好ましくは、トランジスタ 2 の両ソース電極 S をエアブリッジ 21 で接続する。

【選択図】 図 1

認定・付加情報

特許出願の番号	特願2003-407399
受付番号	50302009240
書類名	特許願
担当官	第七担当上席 0096
作成日	平成15年12月 8日

<認定情報・付加情報>

【提出日】	平成15年12月 5日
-------	-------------

特願 2003-407399

出願人履歴情報

識別番号 [000006231]

1. 変更年月日 1990年 8月28日  
[変更理由] 新規登録  
住所 京都府長岡京市天神二丁目26番10号  
氏名 株式会社村田製作所
2. 変更年月日 2004年10月12日  
[変更理由] 住所変更  
住所 京都府長岡京市東神足1丁目10番1号  
氏名 株式会社村田製作所

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record.**

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☒ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☒ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**